Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Чирикова Лилия Ивановна
Должность: Директор филиала
Дата подписания: 26.10.2026 10:55:02
Уникальный программный ключ:
750e77999bb0631a45cbf7b4a579c1095bcef032814fee919138f73a4ce0cad5

Приложение
к ООП-ППССЗ по специальности
27.02.03 Автоматика и телемеханика на транспорте
(железнодорожном транспорте)

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

ОП.08 Цифровая схемотехника

для специальности

27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте)

Базовая подготовка

среднего профессионального образования

(год начала подготовки:2023)

СОДЕРЖАНИЕ

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	**3**
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ	**6**
3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	**16**
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	**18**
5. ПЕРЕЧЕНЬ ИСПОЛЬЗУЕМЫХ МЕТОДОВ ОБУЧЕНИЯ	**19**

1 ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

1.1Область применения рабочей программы

Рабочая программа учебной дисциплины ОП.08 Цифровая схемотехника является частью основной образовательной программы - программы подготовки специалистов среднего звена (далее – ООП-ППССЗ) в соответствии с ФГОС для специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

При реализации рабочей программы могут использоваться различные образовательные технологии, в том числе дистанционные образовательные технологии, электронное обучение.

Рабочая программа учебной дисциплины может быть использована в профессиональной подготовке, переподготовке и повышении квалификации рабочих по профессиям:

Электромонтер по обслуживанию и ремонту устройств сигнализации, централизации и блокировки;

Электромонтажник по сигнализации, централизации и блокировке.

1.2 Место учебной дисциплины в структуре ООП-ППССЗ:

Учебная дисциплина ОП.08 Цифровая схемотехника является частью общепрофессионального цикла основной образовательной программы ООП-ППССЗ в соответствии с ФГОС по специальности СПО 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

1.3 Планируемые результаты освоения учебной дисциплины:

1.3.1В результате освоения учебной дисциплины обучающийся должен

уметь:

– использовать типовые средства вычислительной техники и программного обеспечения;

− проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.

знать:

– виды информации и способы ее представления в ЭВМ;

− алгоритмы функционирования цифровой схемотехники.

1.3.2 В результате освоения учебной дисциплиныобучающийся должен сформировать следующие компетенции:

- общие:

ОК.01 Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам

ОК.02Использовать современные средства поиска, анализа и интерпретации информации и информационные технологии для выполнения задач профессиональной деятельности;

- профессиональные:

ПК1.1 Анализировать работу станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Очная форма обучения

Вид учебной работы	**Объем часов**
Максимальная учебная нагрузка (всего)	**83**
Обязательная аудиторная учебная нагрузка (всего)	**69**
в том числе:	
лекции	41
практические занятия	12
лабораторные занятия	16
Самостоятельная работа обучающегося (всего)	**2**
в том числе:	
работа с текстом	2
Промежуточная аттестация в форме экзамена (4 семестр)**12**	

2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Уровень освоения
1	2	3	4
Раздел 1. Арифметические основы цифровой схемотехники		**10**	
Тема 1.1. Формы представления числовой информации в цифровых устройствах	**Содержание учебного материала**	**6**	2 ОК 01, ОК 02, ПК 1.1
	Задачи и структура дисциплины. Содержание тем дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте. Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления). Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и плавающей запятой. Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда	2	
	В том числе, практических занятий	**4**	
	Практическое занятие № 1. Кодирование целых, дробных и смешанных чисел в различных системах счисления.	2	
	Практическое занятие № 2.Кодирование положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда»	2	
Тема 1.2. Арифметические операции с кодированными числами	**Содержание учебного материала**	**2**	2 ОК 01, ОК 02, ПК 1.1
	Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без знакового разряда. Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел со знаковым и без знакового разряда	2	

	В том числе, практических занятий	**2**	
	Практическое занятие № 3. Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда.	2	
Раздел 2. Логические основы цифровой схемотехники		**11**	
Тема 2.1. Функциональная логики	**Содержание учебного материала**	**5**	2 ОК 01, ОК 02, ПК 1.1
	Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные. Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства. Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций. Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций	2	
	Самостоятельная работа Минимизация логических функций	**1**	
	В том числе, практических занятий	**2**	
	Практическое занятие № 4. Формы представления функций алгебры логики и их минимизация.	2	
Тема 2.2. Основы синтеза цифровых логических устройств	**Содержание учебного материала**	**4**	2 ОК 01, ОК 02, ПК1.1
	Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах. Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от	2	

	высказывания к табличной и функциональной аналитической форме записи переключательных функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций. Понятие о запрещенных и неопределенных наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация — построение логических схем по переключательным функциям. Особенности построения логических устройств		
	В том числе, практических занятий	**2**	
	Практическое занятие № 5. Построение схем цифровых логических устройств методом синтеза.	2	
Тема 2.3. Цифровые интегральные микросхемы	**Содержание учебного материала**	**2**	2 ОК 01, ОК 02, ПК 1.1
	Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам). Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений. Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств	2	
Раздел 3. Последовательностные цифровые устройства — цифровые автоматы		**12**	
Тема 3.1 Цифровые триггерные схемы	**Содержание учебного материала**	**4**	2 ОК 01, ОК 02, ПК 1.1
	Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры.	2	

	Построение триггеров на основе логических элементов интегральной схемотехники методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счетных триггеров. Построение функциональных схем и принцип работы триггеров Т-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера). Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: RS→T; D →T; RST→ D; RST→ JK; JK → RS; JK→ T; JK→D. Условное графическое обозначение триггеров		
	В том числе, лабораторных работ	**2**	
	Лабораторная работа № 1. Исследование работы интегральных триггеров на логических элементах»	2	
Тема 3.2. Цифровые счетчики импульсов	**Содержание учебного материала**	**4**	2 ОК 01, ОК 02, ПК 1.1
	Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Переполнение счетчика Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний) и закон функционирования счетчика (характеристическое уравнение). Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением счета (реверсивный счетчик). Самоостанавливающийся счетчик. Декадный двоично-десятичный счетчик. Построение и принцип работы счетчиков с переменным коэффициентом пересчета. Кольцевые счетчики.	2	

	Построение суммирующего двоичного счетчика методом синтеза. Варианты графического изображения функциональных схем счетчиков (вертикальное и горизонтальное). Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многоразрядные счетчики). Схемы делителя частоты импульсной последовательности на основе двоичных счетчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления)		
	В том числе, лабораторных работ	**2**	
	Лабораторная работа № 2. Исследование функциональных схем счетчиков.	2	
Тема 3.3. Регистры	**Содержание учебного материала**	**4**	2 ОК 01, ОК 02, ПК 1.1
	Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с цепями приема двоичной информации в последовательном коде и выдачи — в параллельном коде и наоборот. Сдвигающие регистры как преобразователи кодов. Буферные регистры. Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов	2	
	В том числе, лабораторных работ	**2**	
	Лабораторная работа № 3. Исследование функциональных схем регистров»	2	
Раздел 4. Комбинационные цифровые устройства		**18**	
Тема 4.1. Шифраторы и дешифраторы	**Содержание учебного материала**	**4**	2 ОК 01, ОК 02, ПК 1.1
	Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные дешифраторы. Емкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы. Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ	2	
	В том числе, лабораторных работ	**2**	
	Лабораторная работа № 4. Исследование функциональных схем шифраторов и	2	

	дешифраторов»		
Тема 4.2. Преобразователи кодов	**Содержание учебного материала**	**4**	2 ОК 01, ОК 02, ПК 1.1
	Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов. Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ	2	
	В том числе, практических занятий	**2**	
	Практическое занятие № 6. Логическое проектирование счетных схем».	2	
Тема 4.3. Мультиплексоры и демультиплексоры	**Содержание учебного материала**	**4**	2 ОК 01, ОК 02, ПК 1.1
	Назначение мультиплексоров и демультиплексоров как элементов устройств передачи и приема информации. Мультиплексоры как цифровые многопозиционные переключатели-коммутаторы. Демультиплексоры как селекторы-распределители входного сигнала, расширители каналов. Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Применение мультиплексоров и демультиплексоров как коммутаторов каналов. Понятие о селекторах-мультиплексорах. Условное графическое обозначение мульти-плексоров и демультиплексоров	2	
	В том числе, лабораторных работ	**2**	
	Лабораторная работа № 5. Исследование функциональных схем мультиплексоров и демультиплексоров.	2	
Тема 4.4. Комбинационные двоичные сумматоры	**Содержание учебного материала**	**4**	2 ОК 01, ОК 02, ПК 1.1

	Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры. Каскадное соединение сумматоров. Условное графическое обозначение сумматоров. Анализ функциональных схем сумматоров	2	
	В том числе, лабораторных работ	**2**	
	Лабораторная работа № 6. Исследование функциональных схем сумматоров.	2	
Тема 4.5. Цифровые компараторы	**Содержание учебного материала**	**2**	2 ОК 01, ОК 02, ПК 1.1
	Назначение и классификация цифровых компараторов — схем сравнения. Основные операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одноразрядного компаратора. Построение и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое обозначение компараторов	2	
Раздел 5. Цифровые запоминающие устройства		**6**	
Тема 5.1. Классификация и параметры запоминающих устройств	**Содержание учебного материала**	**2**	2 ОК 01, ОК 02, ПК 1.1
	Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по физическим принципам работы, по технологии изготовления, способу изображения чисел, способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стековая, ассоциативная, непосредственная и прямой адресации)	2	
Тема 5.2. Оперативные	**Содержание учебного материала**	**2**	2

запоминающие устройства	Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) — запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структуры и МДП-структуры с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства	2	ОК 01, ОК 02, ПК 1.1
Тема 5.3. Постоянные запоминающие устройства	**Содержание учебного материала**	**2**	2 ОК 01, ОК 02, ПК 1.1
	Назначение и классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение постоянных запоминающих устройств	2	
Раздел 6. Аналого-цифровые и цифро-аналоговые преобразователи информации		**8**	
Тема 6.1. Цифро-аналоговые преобразователи (ЦАП) кода в напряжение	**Содержание учебного материала**	**4**	2 ОК 01, ОК 02, ПК 1.1
	Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионными резисторными матрицами и безматричные. Построение и принцип работы схемы ЦАП с прецизионными резисторными матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых преобразователей и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей	2	
	В том числе, лабораторных работ	**2**	
	Лабораторная работа № 7. Исследование функциональных схем цифро-аналоговых преобразователей»	2	
Тема 6.2. Аналого-цифровые	**Содержание учебного материала**	**4**	2 ОК 01, ОК 02,
	Назначение и основные параметры аналого-цифровых преобразователей (АЦП).	2	

преобразователи (АЦП) информации	Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей		ПК 1.1
	В том числе, лабораторных работ	**2**	
	Лабораторная работа № 8. Исследование функциональных схем аналого-цифровые преобразователей»	2	
Раздел 7. Микропроцессоры и микропроцессорные устройства		**6**	
Тема 7.1. Общие сведения о микропроцессорах и микропроцессорных системах	**Содержание учебного материала**	**2**	2 ОК 01, ОК 02, ПК 1.1
	Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принципы схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств		
	Самостоятельная работа Обзор однокристальных микроконтроллеров	**1**	
Тема 7.2. Микропроцессорные устройства	**Содержание учебного материала** Однокристальные микропроцессоры. Структурная схема и архитектурное построение однокристального микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания, останова. Понятие о программном обеспечении	**3**	2 ОК 01, ОК 02, ПК 1.1
Промежуточная аттестация - экзамен		**12**	
Самостоятельная работа		**2**	
Всего		**83**	

Для характеристики уровня освоения учебного материала используются следующие обозначения:

1. -ознакомительный (узнавание ранее изученных объектов, свойств);
2. - репродуктивный (выполнение деятельности по образцу, инструкции или под руководством)
3. - продуктивный (планирование и самостоятельное выполнение деятельности, решение проблемных задач)

3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1 Требования к минимальному материально-техническому обеспечению

Учебная дисциплина реализуется в лаборатории «Цифровая схемотехника».

Оборудование учебного кабинета:

Рабочие места по количеству обучающихся (стол, стул);

Оборудованное рабочее место преподавателя;

Методическое обеспечение дисциплины;

Раздаточный материал для студентов по дисциплине;

Наглядные пособия.

Плакаты;

стенды для выполнения лабораторных работ: стенд типа ЭИСЭСНР.001 РЭ (1068);

стенд типа ОМЭИСР.001 РЭ (1097); 17Л-03.

Измерительные приборы:

однолучевые электронные осциллографы и мультиметры;

Генератор гармонических колебаний;

Комплект монтажных инструментов (набор отверток, плоскогубцы, бокорезы, паяльник с принадлежностями для пайки, пинцеты, измерительные щупы);

наборы элементов и биполярные и полевые транзисторы, тиристоры, компонентов: полупроводниковых приборов (диоды, оптопары, цифровые и аналоговые микросхемы), резисторы (постоянные и переменные), конденсаторы (постоянные и переменные), малогабаритные дроссели, малогабаритные трансформаторы (импульсные, согласующие, повышающие, понижающие) и др.

локальная сеть с выходом в Internet;

лицензионная операционная система Windows 7;

лицензионная программа Microsoft Office2013;

лицензионная антивирусная программа DrWeb;

Технические средства обучения:

компьютеры по количеству обучающихся

периферийные устройства (сканер, принтер);

мультимедийный проектор;

персональный компьютер, металлопластиковая доска.

3.2. Информационное обеспечение реализации программы

Для реализации программы библиотечный фонд образовательной организации имеет печатные и/или электронные образовательные и информационные ресурсы, используемые в образовательном процессе.

Перечень рекомендуемых учебных изданий, дополнительной литературы Интернет-ресурсов, базы данных библиотечного фонда:

3.2.1.Основные источники:

Основная литература

1. Фролов В.А. Цифровая схемотехника: Часть 1.Основы цифровой схемотехники: учебник: в 4 ч. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2020.- 292с. ISBN 978-5-907206-18-2 — Текст: электронный // Электронно-библиотечная система УМЦ ЖДТ [сайт].—URL: http://umczdt.ru/books/41/242200. — Режим доступа: ЭБ «УМЦ ЖДТ», по паролю

2. Фролов В.А. Цифровая схемотехника. Часть 2.Представление информации в цифровых устройствах : учебник: в 4 ч. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2020. -400с. ISBN 978-5-907206-19-9— Текст: электронный // Электронно-библиотечная система УМЦ ЖДТ [сайт].—URL: http://umczdt.ru/books/41/242201/. — Режим доступа: ЭБ «УМЦ ЖДТ», по паролю

3. Фролов В.А. Цифровая схемотехника. Часть 3. Арифметическо-логические основыцифровой схемотехники: учебник: в 4 ч. — М.: ФГБУ ДПО «Учебно методический центр по образованию на железнодорожном транспорте», 2020.- 600с. ISBN978-5-907206-20-5 — Текст: электронный // Электронно-библиотечная система УМЦ ЖДТ [сайт].—URL: http://umczdt.ru/books/41/242202. — Режим доступа: ЭБ «УМЦ ЖДТ», по паролю

4. Фролов В.А. Цифровая схемотехника. Часть 4. Цифровые устройства обработки информации: учебник: в 4 ч. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2020. -

516с. ISBN 978-5-907206-21-2 — Текст: электронный // Электронно-библиотечная система УМЦ ЖДТ [сайт].—URL: http://umczdt.ru/books/41/242204. — Режим доступа: ЭБ «УМЦ ЖДТ», по паролю

Дополнительная литература

1. Маслов, А.А. Практикум по цифровой схемотехнике в программе Electronics Workbench 5.12 : практикум / А. А. Маслов. — Москва : УМЦ ЖДТ, 2023. — 148 с. — 978-5-907479-64-7. — Текст : электронный // УМЦ ЖДТ : электронная библиотека. — URL: https://umczdt.ru/books/1194/280425/— Режим доступа: ЭБ «УМЦ ЖДТ», по паролю

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Контроль и оценка результатов освоения учебной дисциплины осуществляется преподавателем в процессе проведения аудиторных занятий. Текущий контроль: выполнены на положительную оценку все практические работы и лабораторные работы, сданы на положительную оценку контрольные работы, выполнены тематические внеаудиторные самостоятельные работы. Промежуточная аттестация проводится в форме экзамена.

Результаты обучения	Критерии оценки	Методы оценки
Перечень знаний, осваиваемых в рамках дисциплины:		
- видов информации и способов ее представления в ЭВМ. - алгоритмов функционирования цифровой схемотехники. **ОК 01, ОК 02, ПК 1.1**	- обучающийся перечисляет виды информации и способы ее представления в ЭВМ; - воспроизводит алгоритмы функционирования цифровой схемотехники.	различные виды опроса, решение задач, тестирование
Перечень знаний, осваиваемых в рамках дисциплины:		
- использовать типовые средства вычислительной техники и программного обеспечения. - проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам **ОК 01, ОК 02, ПК 1.1**	- обучающийся демонстрирует практические навыки использования типовых средств вычислительной техники и программного обеспечения; - анализирует и контролирует процессфункционирования цифровых схемотехнических устройств по функциональным схемам.	экспертное наблюдение и оценка на лабораторных и практических занятиях

5.ПЕРЕЧЕНЬ ИСПОЛЬЗУЕМЫХ МЕТОДОВ ОБУЧЕНИЯ

5.1. Пассивные: лекции, беседы, опросы, самостоятельная работа, тесты, метод иллюстраций и метод демонстраций

5.2. Активные и интерактивные: образовательные видеофильмы, интерактивные игры, творческие задания.