

Микропроцессорные информационно-управляющие системы

рабочая программа дисциплины (модуля)

Специальность 23.05.05 СИСТЕМЫ ОБЕСПЕЧЕНИЯ ДВИЖЕНИЯ ПОЕЗДОВ

Направленность (профиль) Автоматика и телемеханика на железнодорожном транспорте

Квалификация **инженер путей сообщения**

Форма обучения **заочная**

Общая трудоемкость **6 ЗЕТ**

Виды контроля на курсах:

экзамены 5

курсовые работы 5

Распределение часов дисциплины по курсам

Курс	5		Итого	
	уп	рп	уп	рп
Лекции	8	8	8	8
Лабораторные	4	4	4	4
Практические	4	4	4	4
Конт. ч. на аттест. в период ЭС	2,35	2,35	2,35	2,35
Конт. ч. на аттест.	1,5	1,5	1,5	1,5
Итого ауд.	16	16	16	16
Контактная работа	19,85	19,85	19,85	19,85
Сам. работа	189,5	189,5	189,5	189,5
Часы на контроль	6,65	6,65	6,65	6,65
Итого	216	216	216	216

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)	
1.1	Цель изучения дисциплины состоит в формировании системного базового представления, умения и навыков студентов по основам микропроцессорных информационно-управляющих систем и устройств железнодорожного транспорта (МИУС), достаточных для последующих эксплуатации, проектирования и внедрения МИУС в системах автоматики и телемеханики (АиТ) на железнодорожном транспорте. Во время обучения студент должен изучить принципы построения, функциональные возможности и архитектурные решения современных микропроцессорных систем, микроконтроллеров, персональных ЭВМ и микропроцессорных комплектов, используемых при создании МИУС на железнодорожном транспорте, а именно для систем АиТ; возможности построения на их основе важнейших функциональных узлов и подсистем МИУС АиТ.

2. МЕСТО ДИСЦИПЛИНЫ (МОДУЛЯ) В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ	
Цикл (раздел) ОП:	Б1.О.33

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)	
ОПК-2	Способен применять при решении профессиональных задач основные методы, способы и средства получения, хранения и переработки информации, в том числе с использованием современных информационных технологий и программного обеспечения
ОПК-2.3	Применяет методы построения цифровых информационных систем для решения профессиональных задач
17.017. Профессиональный стандарт "РАБОТНИК ПО ОБСЛУЖИВАНИЮ И РЕМОНТУ УСТРОЙСТВ ЖЕЛЕЗНОДОРОЖНОЙ АВТОМАТИКИ И ТЕЛЕМЕХАНИКИ", утверждённый приказом Министерства труда и социальной защиты Российской Федерации от 23 октября 2015 г. N 772н (зарегистрирован Министерством юстиции Российской Федерации 13 ноября 2015 г., регистрационный N 39710)	
ОПК-2. Е.	Поддержание в исправном состоянии оборудования и устройств СЦБ ЖАТ на скоростных и высокоскоростных участках железнодорожных линий 1-го, 2-го класса
Е/01.6	Обеспечение правильной эксплуатации, своевременного и качественного ремонта и модернизации обслуживаемого оборудования, устройств и систем ЖАТ

В результате освоения дисциплины (модуля) обучающийся должен

3.1	Знать:
3.1.1	цифровые и микропроцессорные информационно-управляющие системы (МИУС); принципы построения микропроцессорных систем (МПС), архитектуру современных МПС, базовые схемы; современные микропроцессоры и микроконтроллеры, методы их конструирования; типовые микропроцессорные системы на основе микроконтроллеров Atmel; микропроцессорные системы с датчиками; методы и способы разработки программного обеспечения для встроенных систем; принципы функционирования микропроцессорных средств управления; современные методы организации ввода-вывода информации и обмена данными в микропроцессорных системах; микропроцессорные наборы и системы, области их применения; однокристалльные микропроцессоры, структуру простейших микро-ЭВМ; микропроцессорные информационные устройства и системы автоматики; микропроцессорные управляющие устройства и системы управления движением поездов.
3.2	Уметь:
3.2.1	проводить сравнительный анализ микропроцессоров и микроконтроллеров; проектировать схемы с применением МП и МК; проектировать программное обеспечение встроенных и персональных вычислительных систем; применять на практике современные аппаратные и программные средства управления проектом; проектировать микропроцессорные системы управления и сбора данных, грамотно эксплуатировать технические средства МИУС; применять на практике полученные знания при проектировании и анализе функционирования МИУС; разрабатывать и осуществлять мероприятия по повышению надежности и эффективности МИУС на железнодорожном транспорте.
3.3	Владеть:
3.3.1	навыками работы с отечественным и зарубежным информационно-справочным материалом; навыками обоснования выбора средств для решения конкретных прикладных задач; навыками самостоятельного проектирования аппаратного обеспечения заданного типа микропроцессорных систем; представлениями о тенденциях развития современных МИУС и перспективах их внедрения на железнодорожном транспорте; методиками проектирования, инструментальных средствах отладки и диагностики микропроцессорных систем..

4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)				
Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Примечание
	Раздел 1. Введение в микропроцессорные системы управления			
1.1	Понятие о микропроцессорных системах управления /Лек/	5	1	
1.2	Обмен данными в микропроцессорной системе /Лек/	5	1	
1.3	Аппаратные и программные средства МПС /Лек/	5	1	

1.4	ИЗУЧЕНИЕ ИНТЕГРИРОВАННОЙ СРЕДЫ РАЗРАБОТКИ ДЛЯ МК AVRATMELAVRSTUDIO /Лаб/	5	1	
1.5	ИЗУЧЕНИЕ AVR-КОНТРОЛЛЕРОВ ATMEL (ПОРТЫ ВВОДА/ВЫВОДА) /Лаб/	5	1	
1.6	Микропроцессор - основа ЭВМ. /Ср/	5	6	
Раздел 2. Проектирование микропроцессорных систем				
2.1	Этапы проектирования микропроцессорной системы управления /Лек/	5	1	
2.2	Математическая модель микропроцессорной системы управления /Лек/	5	1	
2.3	Проектирование аппаратных средств МПС /Лек/	5	1	
2.4	Однокристальные микроЭВМ /Лек/	5	1	
2.5	Реализация цифровых алгоритмов управления /Лек/	5	1	
2.6	Изучение программной модели процессора i8080, системных команд, эмулятора мп системы 8080sde, составление и отладка программ с использованием команд переданных /Лаб/	5	1	
2.7	Команды арифметических операций МП i8080 /Лаб/	5	1	
2.8	Реализация алгоритмов умножения и деления целых неотрицательных чисел различной разрядности на языке ассемблера /Пр/	5	2	
2.9	Спектральный анализ периодических сигналов средствами встроенных функций математических пакетов. Операции с числами в двоичной системе счисления. Перевод чисел из одной системы счисления в другую /Пр/	5	2	
2.10	Локальные шины и периферийные шины современных компьютеров (VLB, PCI, AGP, ATA, FastATA, UDMA, ATAPI, SCSI и т.д.) /Ср/	5	6	
Раздел 3. Специальные вопросы разработки микропроцессорных систем				
3.1	Увеличение быстродействия микропроцессорной системы /Ср/	5	8	
3.2	Операционные системы ЭВМ /Ср/	5	6	
3.3	Распределенные микропроцессорные системы управления /Ср/	5	6	
3.4	Команды логических операций МП i8080 /Ср/	5	9	
3.5	Команды безусловных и условных переходов мп КР580ВМ80А /Ср/	5	7	
3.6	Определение параметров цифровых фильтров с помощью программы FDATool системы MATLAB /Пр/	5	2	
3.7	Моделирование цифрового фильтра средствами инструментальной системы BorlandC++ Builder /Пр/	5	4	
3.8	Микропроцессоры пятого и шестого поколений /Ср/	5	6	
Раздел 4. МИУС в системах автоматизации и телемеханики				
4.1	Автоматизированные системы управления и контроля движения поездов /Ср/	5	7	
4.2	Автоматизированные системы управления расформированием составов на сортировочных станциях /Ср/	5	8	
4.3	Автоматизированные системы диспетчерского контроля /Ср/	5	8	
4.4	Автоматизированные системы контроля подвижного состава. Информационные системы обслуживания пассажиров: система автоматизации билетно-кассовых операций и вокзальная автоматика /Ср/	5	6	
4.5	Вывод знаковой и символьной информации на Матричный индикатор в мп системе /Ср/	5	8	

4.6	Разработка программы на языке Ассемблера для обмена данными с помощью встроенного модуля UART /Ср/	5	6	
4.7	Разработка программы на языке С для ввода и обработки аналоговых сигналов с помощью встроенного модуля/Ср/	5	6	
Раздел 5. Курсовая работа				
5.1	Преобразование чисел из определенной позиционной системы счисления в другие	5	5	
5.2	Описание объекта управления. Постановка задачи. /Ср/	5	5	
5.3	Функциональное описание решаемой МС задачи и разработка функциональной схемы аппаратной части МС	5	5	
5.4	Обоснование выбора микроконтроллера и плат расширения /Ср/	5	5	
5.5	Разработка и описание структурной схемы аппаратной части МС /Ср/	5	5	
5.6	Составление и описание блок-схемы алгоритма работы МС /Ср/	5	5	
5.7	Описание символьных переменных, констант и распределение адресного пространства в управляющей	5	5	
5.8	Управляющая программа МС (или фрагмент программы) на языке программирования с комментариями /Ср/	5	3,5	
Раздел 6. Подготовка к занятиям				
6.1	Подготовка к лекционным занятиям /Ср/	5	16	
6.2	Подготовка к лабораторным занятиям /Ср/	5	16	
6.3	Подготовка к практическим занятиям /Ср/	5	16	
Раздел 7. Контактные часы на аттестацию				
7.1	Защита курсовой работы /КА/	5	0,4	
7.2	Экзамен /КЭ/	5	2,35	

5. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ

Оценочные материалы для проведения промежуточной аттестации обучающихся приведены в приложении к рабочей программе дисциплины. Формы и виды текущего контроля по дисциплине (модулю), виды заданий, критерии их оценивания, распределение баллов по видам текущего контроля разрабатываются преподавателем дисциплины с учетом ее специфики и доводятся до сведения обучающихся на первом учебном занятии. Текущий контроль успеваемости осуществляется преподавателем дисциплины (модуля), как правило, путем проверки письменных работ, предусмотренных рабочими программами дисциплин в рамках контактной работы и самостоятельной работы обучающихся.

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

6.1. Рекомендуемая литература

6.1.1. Основная литература

	Авторы, составители	Заглавие	Издательство, год	Эл. адрес
	Ю. А. Смирнов, С. В. Соколов, Е. В. Титов	Основы микроэлектроники и микропроцессорной техники [Электронный ресурс]: учебное пособие. — 2-е изд., испр. электронное издание	Санкт-Петербург : Лань, 2013. — 496 с.	https://e.lanbook.com/book/12948

	Трофименко, В. Н.	Микропроцессорные информационно-управляющие системы связи [Электронный ресурс]: учебное пособие 1 электронное издание	Ростов-на-Дону : РГУПС, 2019. — 120 с.	https://e.lanbook.com/book/134040
--	-------------------	---	--	---

6.1.2. Дополнительная литература

	Авторы, составители	Заглавие	Издательство, год	Эл. адрес
	Засов, В. А.	Микропроцессорная техника [Электронный ресурс]: учебное пособие электронное издание	Самара : СамГУПС, 2008. — 196 с.	https://e.lanbook.com/book/130365

6.2 Информационные технологии, используемые при осуществлении образовательного процесса по дисциплине (модулю)

6.2.1 Перечень лицензионного и свободно распространяемого программного обеспечения

6.2.1.1 Ubuntu

6.2.2 Перечень профессиональных баз данных и информационных справочных систем

6.2.2.1 База данных Росстандарта – <https://www.gost.ru/portal/gost/>

6.2.2.2 База данных Государственных стандартов: <http://gostexpert.ru>

6.2.2.3 База данных «Железнодорожные перевозки» <https://cargo-report.info/>

6.2.2.4 Информационно справочная система Консультант плюс <http://www.consultant.ru>

6.2.2.5 Информационно-правовой портал Гарант <http://www.garant.ru>

7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

- | | |
|-----|--|
| 7.1 | Учебные аудитории для проведения занятий лекционного типа, укомплектованные специализированной мебелью и техническими средствами обучения: мультимедийное оборудование для предоставления учебной информации большой аудитории и/или звукоусиливающее оборудование (стационарное или переносное). |
| 7.2 | Учебные аудитории для проведения занятий семинарского типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации, укомплектованные специализированной мебелью и техническими средствами обучения: мультимедийное оборудование и/или звукоусиливающее оборудование (стационарное или переносное) |
| 7.3 | Помещения для самостоятельной работы, оснащенные компьютерной техникой с возможностью подключения к сети "Интернет" и обеспечением доступа в электронную информационно-образовательную среду университета. |
| 7.4 | Помещения для хранения и профилактического обслуживания учебного оборудования |